



MSL FPGA INC 晶片參數

■ 芯片概述

HCS410/SN是来自MSL FPGA INC美时龙的一款编码器/解码器芯片，采用8-SOIC封装，属于逻辑IC中的编码器、解码器、复用器和解复用器系列。其核心参数与功能特性如下：

■ 核心参数

电源电压：2.0 – 6.6V宽范围，典型工作电压为2.5V/3.3V/5V。
工作温度：0 °C至+70 °C
功耗：静态电流2.2mA
功能：支持2 – 5.5V信号编码/解码，集成度高，适用于低功耗场景。

■ 功能特性

编码/解码功能：实现数据信号的加密传输与解析，适用于安全通信场景。
低功耗设计：静态电流仅2.2mA，适合电池供电设备。
宽电压兼容：支持2V – 6.6V输入，适配多种电源环境。
高集成度：单芯片集成编码逻辑，减少外围电路需求。

■ 应用场景

安全通信：用于数据加密传输，如门禁系统、无线传感器网络。
工业控制：在PLC或自动化设备中实现信号隔离与复用。
消费电子：低功耗便携设备的信号处理模块。