



MSL FPGA INC 晶片參數

■ 芯片概述

DS1135LZ-10+T&R是来自MSL FPGA INC美时龙的一款高速硅延迟线器件，其核心参数和功能特性如下：

■ 核心参数

工作电压：2.7V~3.6V（典型3.3V供电）
温度范围：工业级-40 °C~+85 °C
延迟特性：提供10ns固定总延迟，支持多通道同步。

■ 功能特性

多通道设计：集成3个独立延迟通道，适用于并行信号处理。
低功耗：典型功耗低于50mW，适合便携式设备。
高速性能：支持200MHz以上时钟频率，抖动<100ps。

■ 应用场景

通信系统：用于5G基站的多通道信号同步。
测试仪器：作为逻辑分析仪的时间基准模块。
工业控制：在高速PLC中协调多轴运动时序。