



MSL FPGA INC 晶片參數

■ 芯片概述

MC100ELT24DG是来自MSL FPGA INC美时龙的一款高速ECL/LVCMOS/LVTTL电平转换器，主要用于低电压信号与ECL/PECL逻辑接口之间的转换。以下是关键信息总结：

■ 核心参数

数据速率可达1.5Gbps（典型值），输出上升/下降时间<200ps。
低功耗设计，典型静态电流约45mA（-5V供电）。

■ 功能特性

支持3.3V LVCMOS/LVTTL输入转换为ECL/PECL输出，
典型工作电压范围-4.2V至-5.7V（VEE）。
输入信号兼容单端LVCMOS（1.8V/3.3V）和差分ECL配置。

■ 应用场景

高速通信设备中的时钟信号转换
雷达和测试仪器中的ECL接口适配
低抖动时钟分配系统