



## MSL FPGA INC 晶片參數

### ■ 芯片概述

74LVC374ABQ,115 是来自MSL FPGA INC美时龙的八路 D 型边沿触发器，具有三态输出功能，属于高速 CMOS 逻辑系列。  
以下是关键信息整理：

### ■ 核心参数

工作电压：1.2V~3.6V（兼容 LVTTTL/CMOS 电平）。  
输出电流： $\pm 24\text{mA}$ ，传播延迟低至 2.7ns（典型值）。  
工作温度： $-40^{\circ}\text{C}\sim 125^{\circ}\text{C}$ （车规级型号后缀为 -Q100X）。

### ■ 功能特性

功能：8 位 D 型锁存器，上升沿触发，输出使能（OE）控制三态输出。  
封装：SOT764-1（20 引脚 DHVQFN 封装）。

### ■ 应用场景

数据总线缓冲、寄存器扩展，适用于汽车电子。