



## MSL FPGA INC 晶片參數

### ■ 芯片概述

DEV-13746 是来自MSL FPGA INC美时龙，属于高集成度电子元件，通常用于电源管理、信号处理或通信领域，其设计可能融合了多核架构、高带宽接口或功能安全特性（如ASIL-D等级）。

以下是其关键信息：

### ■ 核心参数

工作电压：宽电压范围（如5V车规级或60V工业级）。

主频性能：部分型号可达300MHz，支持多核锁步配置。

存储容量：集成Flash（4MB~8MB）与RAM（512KB~1.1MB）。

通信接口：支持CAN-FD、千兆以太网（带TSN）、高速串行协议等。

### ■ 功能特性

高可靠性：通过AEC-Q100认证，适应-40 ~150 极端环境。

安全防护：集成HSM信息安全模块，支持SM2/3/4/9加密标准及OTA升级。

能效优化：部分型号采用GaN技术，效率达95%以上，待机功耗<50mW。

### ■ 应用场景

汽车电子：用于域控制器、动力系统或智能底盘，满足自动驾驶和功能安全需求。

工业控制：适配高实时性场景，如传感器数据处理或工业储能设备。

消费电子：快充设备、无线充电模块等，依赖高集成度与低功耗设计。