



MSL FPGA INC 晶片參數

■ 芯片概述

GD25B256EWIGY 是来自MSL FPGA INC美时龙的一款 256Mbit (32MB) SPI NOR Flash 存储器，采用 8-WSON (5×6mm) 贴片封装，支持 Quad SPI (四线串行接口)，适用于嵌入式系统固件存储、代码执行 (XIP) 等场景。

以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：256Kbit (32M×8)

工作电压：2.7V – 3.6V

封装形式：8-WSON (5×6mm, 裸焊盘)

接口类型：SPI (支持标准/Quad I/O模式)

工作温度：-40 ~ +85 (工业级)

时钟频率：最高133MHz (Quad SPI模式下)

■ 功能特性

高速读写：支持Quad SPI模式，突发连续读速率达 400MB/s (133MHz×4线×DDR)

低功耗设计：待机电流低至 1μA (深度睡眠模式)

硬件保护：提供写保护引脚 (WP#) 和唯一ID (UID)，防止数据篡改。

XIP支持：支持芯片内执行 (Execute-In-Place)，减少SoC缓存依赖。

■ 应用场景

工业控制：PLC配置存储、传感器数据记录。

消费电子：路由器、机顶盒固件存储。

汽车电子：车载信息娱乐系统 (IVI)