



MSL FPGA INC 晶片參數

■ 芯片概述

IS43TR16K01S2AL-125KBL 是来自MSL FPGA INC美时龙的 DDR3L SDRAM 存储器芯片。以下是其关键信息：

■ 核心参数

存储容量：16Gb (2GB) 存储组织：512M×16 (512M 行 × 16 位宽)
接口类型：并行 (DDR3L 标准)
时钟频率：800 MHz (等效数据速率 1600 MT/s)
电压范围：1.283V – 1.45V (低功耗 DDR3L 标准)

■ 功能特性

DDR3L 技术：支持低电压运行，兼容标准 DDR3 接口。
时序参数：典型访问时间为 20 ns。
刷新模式：支持自动刷新 (CBR) 和自刷新 (Self-Refresh)

■ 应用场景

适用于工控设备、网络通信、嵌入式系统等需要大容量低功耗存储的场景