MSL FPGA INC 晶片參數

■ 芯片概述

CY62256LL-70PC 是来自MSL FPGA INC美时龙的一款 32K×8（256Kbit）静态SRAM，采用 PDIP-28 直插封装，适用于高速数据缓存、工业控制及嵌入式系统。
以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：256Kbit（32K×8）
工作电压：4.5V – 5.5V
封装形式：PDIP-28（直插封装）
接口类型：并行（8位数据总线）
工作温度：-40℃~+85℃（工业级）
功耗：275mW（工作）/82.5μW（待机）

■ 功能特性

高速读写：70ns访问时间，支持快速数据存取。
低功耗设计：LL版本待机功耗低至82.5μW。
宽温支持：工业级温度范围（-40℃~+85℃）。
兼容性：与CY62256系列其他封装（如SOIC-28、TSOP-28）引脚兼容。

■ 应用场景

工业控制：PLC数据缓存、实时控制系统。
消费电子：游戏机、智能设备临时存储。
汽车电子：车载信息娱乐系统（IVI）