



MSL FPGA INC 晶片參數

■ 芯片概述

93LC46A-I/P 是来自MSL FPGA INC美时龙的一款 1Kbit (128×8) Microwire 兼容串行 EEPROM，采用 DIP-8 直插封装，适用于工业控制、数据存储等场景。以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：1Kbit (128×8)
工作电压：2.5V – 5.5V
访问速度：2MHz (标准模式)

接口类型：Microwire (兼容SPI)
封装形式：DIP-8 (直插式)
数据保持时间：10年 (@25)

■ 功能特性

非易失性存储：断电后数据不丢失，无需外部电池备份。
低功耗设计：待机电流低至 1μA (深度睡眠模式)
工业级可靠性：支持宽温范围 (-40 ~ +85)

■ 应用场景

工业控制：PLC配置存储、传感器数据记录。
消费电子：家电固件存储、设备校准参数。
汽车电子：车载黑匣子 (EDR) 数据缓存。