MSL FPGA INC 晶片參數

■ 芯片概述

CY15B108QN-40LPXI 是来自MSL FPGA INC美时龙的一款 1Mbit（128K×8）SPI F-RAM（铁电随机存储器），采用 8-SOIC 贴片封装，支持 高速串行通信，适用于工业控制、数据记录等场景。
以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：1Mbit（128K×8）
工作电压：2.7V – 3.6V
访问速度：40MHz（标准SPI）
接口类型：SPI（支持标准/Quad模式）
封装形式：8-SOIC（150mil）

■ 功能特性

非易失性存储：断电后数据不丢失，无需电池备份。
高速读写：支持40MHz时钟频率，写入速度接近SRAM。
低功耗设计：待机电流低至 1μA（深度睡眠模式）
高耐久性：支持 100万亿次读写周期（远超传统Flash）

■ 应用场景

工业控制：PLC配置存储、传感器数据记录。
医疗设备：患者数据缓存、设备状态日志。
汽车电子：车载黑匣子（EDR）数据存储。