



## MSL FPGA INC 晶片參數

### ■ 芯片概述

DS1250AB-70+ 是来自MSL FPGA INC美时龙的 4Mbit 非易失性静态随机存取存储器 (NVS RAM)，采用并行接口，适用于工业控制、数据记录等需要高可靠性的场景。以下是综合搜索结果的关键信息：

### ■ 核心参数

存储类型：NVS RAM（非易失性静态随机存取存储器），容量为 4Mbit（512K × 8位组织）  
接口类型：并行接口（Parallel），数据总线宽度 8bit 访问时间：70ns，工作电压范围 4.75V – 5.25V  
封装：PDIP-32，安装方式为通孔（Through Hole）  
温度范围：工业级 -40°C 至 +85°C

### ■ 功能特性

非易失性：断电后数据保留，无需电池备份。  
低功耗：工作电流 85mA，适用于工业控制场景。

### ■ 应用场景

工业控制：PLC 数据缓存。  
医疗设备：关键参数存储。  
汽车电子：替代传统 EEPROM。