MSL FPGA INC 晶片參數

■ 芯片概述

CY62157H30-45BVXA 是来自MSL FPGA INC美时龙的一款 8Mbit（512K×16）高速 SRAM，采用 48-VFBGA 封装，适用于工业控制、通信设备等高可靠性场景。
以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：8Mbit（512K×16） **接口类型：**异步并行（Parallel）**工作电压：**2.2V – 3.6V
封装形式：48-VFBGA（7mm×7mm×1.4mm） **工作温度：** -40℃~+85℃（工业级）
数据保持时间：10年（@25℃）

■ 功能特性

工业级可靠性：支持宽温范围（-40℃~+85℃），适用于严苛环境。
高速读写：45ns 访问时间，支持实时数据缓存需求。
低功耗设计：待机电流低至 1μA（深度睡眠模式）

■ 应用场景

工业控制：PLC配置存储、传感器数据记录。
汽车电子：车载黑匣子（EDR）、ECU参数存储。
医疗设备：高可靠性数据缓存（如监护仪）