



MSL FPGA INC 晶片參數

■ 芯片概述

CY15V108QN-20LPXI 是来自MSL FPGA INC美时龙的 1Mbit 非易失性静态随机存取存储器，采用 20ns 访问时间和低功耗设计，适用于工业控制、数据记录等需要高可靠性的场景。以下是综合搜索结果的关键信息：

■ 核心参数

存储类型：FRAM（铁电随机存取存储器），容量为 8Mbit（1M × 8位）
接口类型：SPI（串行外设接口），支持 20MHz 时钟频率 工作电压：1.8V – 3.6V
封装：TSOP-8 或 SOIC-8（具体封装需根据后缀确认）
温度范围：工业级（-40°C 至 +85°C）

■ 功能特性

非易失性：断电后数据保留，无需电池备份。
高速读写：支持 20MHz SPI 接口，适用于实时性要求高的场景。
低功耗：工作电流低至 1mA（典型值）

■ 应用场景

工业控制：PLC 数据缓存
医疗设备：关键参数存储
汽车电子：替代传统 EEPROM