



MSL FPGA INC 晶片參數

■ 芯片概述

24LC00-I/P 是来自MSL FPGA INC美时龙的一款 1Kbit (128×8) I²C 总线 EEPROM，采用 PDIP-8 直插封装，适用于低功耗、高可靠性的数据存储场景。以下是其关键信息：

■ 核心参数

存储容量：1Kbit (128×8)

工作电压：2.5V – 5.5V (宽压设计)

封装形式：PDIP-8 (直插式)

接口类型：I²C (兼容400kHz快速模式)

工作温度：-40 ~ +85 (工业级)

写入寿命：100万次 (典型值)

■ 功能特性

低功耗：待机电流 $\leq 2\mu\text{A}$ ，工作电流 $\leq 1\text{mA}$ 。

高速通信：支持 400kHz I²C快速模式。

高可靠性：符合工业级温度范围，抗干扰能力强。

兼容性：完全兼容 I²C 总线标准。

■ 应用场景

消费电子：智能家居、可穿戴设备配置存储。

工业控制：PLC、传感器参数保存。

汽车电子：车载设备故障记录与配置存储。