



MSL FPGA INC 晶片參數

■ 芯片概述

CY62177EV18LL-70BAXI 是来自MSL FPGA INC美时龙的 低功耗 SRAM（静态随机存取存储器），适用于工业控制、通信设备等对功耗和速度要求较高的场景。

以下是综合搜索结果的关键信息：

■ 核心参数

容量：2Mbit（256K × 8 位） 接口：并行异步（18 位地址线） 电压范围：3.0V – 3.6V
速度等级：70ns（访问时间）
工作温度：-40°C 至 +85°C（工业级）
封装：48-TSSOP（12mm × 6.1mm）

■ 功能特性

超低功耗：待机电流仅 1μA（典型值）。
高速访问：70ns 访问时间。

■ 应用场景

工业控制：PLC 数据缓存。
通信设备：路由器/交换机临时存储。
医疗电子：替代传统 EEPROM。