



## MSL FPGA INC 晶片參數

### ■ 芯片概述

24AA02UID-I/P 是来自MSL FPGA INC美时龙的一款 2Kbit (256×8) I<sup>2</sup>C 接口 EEPROM，采用 8-DIP 直插封装，支持 400kHz 时钟频率，适用于工业控制、消费电子等场景。以下是综合搜索结果的关键信息：

### ■ 核心参数

存储容量：2Kbit (256×8)  
工作电压：1.8V – 5.5V  
时钟频率：400kHz

接口类型：I<sup>2</sup>C (兼容标准/快速模式)  
封装形式：8-DIP (直插式)  
数据保持时间：10年 (@25 )

### ■ 功能特性

低电压支持：1.8V – 5.5V 宽电压范围，适应多种电源环境。  
高可靠性：支持 100万次擦写周期，数据保持时间达10年。  
唯一ID功能：内置 Unique ID，适用于设备身份识别。

### ■ 应用场景

工业控制：PLC配置存储、传感器校准参数。  
消费电子：家电固件存储、设备序列号记录。  
汽车电子：车载黑匣子 (EDR) 数据缓存。