MSL FPGA INC 晶片參數

芯片概述

DS1230Y-100+ 是来自MSL FPGA INC美时龙的一款 256Kbit（32K×8）非易失性静态随机存储器（NVSRAM），采用 PowerCap™ 34引脚模块封装，支持 并行接口，适用于工业控制、数据备份等场景。
以下是综合搜索结果的关键信息：

核心参数

存储容量：256Kbit（32K×8）
工作电压：4.5V – 5.5V
访问时间：100ns
接口类型：并行（Parallel）
封装形式：PowerCap™ Module-34（34引脚）
工作温度：0°C~70°C

功能特性

非易失性存储：断电后数据不丢失，无需外部电池备份。
高速访问：100ns 访问时间，适用于实时数据记录。
工业级可靠性：支持宽温范围（0°C~70°C），适用于严苛环境。

应用场景

工业控制：PLC配置存储、设备状态日志。
医疗设备：患者数据缓存、设备校准参数存储。
汽车电子：车载黑匣子（EDR）数据存储。