



MSL FPGA INC 晶片參數

■ 芯片概述

DS1345WP-150 是来自MSL FPGA INC美时龙的 非易失性静态随机存取存储器 (NVS RAM) , 属于 PowerCap 模块封装 系列, 适用于工业控制、医疗设备等需要长期数据保存的场景。 以下是其关键信息:

■ 核心参数

容量: 256Kbit (32K × 8 位)

接口类型: 并行接口 (8位数据总线)

封装: PowerCap Module-34 (通孔安装)

工作电压: 3.0V – 3.6V

存取时间: 150ns (型号后缀“-150”表示)

温度范围: 0°C 至 +70°C (商业级)

■ 功能特性

非易失性: 内置锂电池, 断电后数据可保存至少10年。

自动保护: 当电压超出容差范围时, 自动切换至锂电池供电并启用写保护。

兼容性: 引脚兼容标准DIP封装, 可直接替换传统SRAM或EEPROM。

■ 应用场景

工业控制: 工控设备参数存储、实时数据记录。

通信设备: 基站、路由器等需快速数据存取的场景。