



## MSL FPGA INC 晶片參數

### ■ 芯片概述

IDT70V3599S133BCI 是来自MSL FPGA INC美时龙的一款高速双端口静态 RAM 芯片。以下是其关键信息：

### ■ 核心参数

类型：3.3V 128/64K × 36 同步双端口静态。  
RAM接口电压：支持 3.3V 或 2.5V 接口。

### ■ 功能特性

真正的双端口内存单元，支持同时访问同一内存地址。  
独立字节控制，兼容多路复用总线。  
高速数据访问，支持双周期取消选择（DCD）流水线输出模式。  
LVTTTL 兼容的 3.3V (±150mV) 核心电源，I/O 电源可选 3.3V 或 2.5V。

### ■ 应用场景

通信设备  
工业控制  
医疗设备  
军事与航空航天