



## MSL FPGA INC 晶片參數

### ■ 芯片概述

DS1270Y-70# 是来自MSL FPGA INC美时龙的 16Mbit 非易失性静态随机存取存储器 (NVSRAM) , 采用 EDIP-36 封装, 适用于工业控制、数据存储等场景。 以下是其关键信息:

### ■ 核心参数

存储容量: 16Mbit (2MB) 非易失性SRAM, 断电后数据可长期保存。  
封装: EDIP-36 (DIP-36) 直插式封装, 兼容工业标准。 接口: 并行接口, 支持高速数据读写。  
工作条件: 电压范围: 3.0V - 5.5V (典型工业级宽压设计)  
温度范围: -40 ~ 85 (工业级可靠性)

### ■ 功能特性

非易失性: 内置锂电池或超级电容, 断电时自动备份数据。  
高速访问: 支持并行总线操作, 读写速度与标准SRAM一致。  
低功耗: 典型待机电流低至5nA, 工作电流约500μA。

### ■ 应用场景

工业控制: PLC、电机驱动、传感器数据存储。  
通信设备: 千兆交换机、协议转换模块。  
医疗设备: 需长期保存关键数据的医疗仪器。