



MSL FPGA INC 晶片參數

■ 芯片概述

CY14B101LA-SP25XIT 是来自MSL FPGA INC美时龙的 1Mb 非易失性 SRAM (NVRAM) 。
主要技术参数和供应信息如下：

■ 核心参数

存储类型：NVS RAM（非易失性静态随机存取存储器）
容量：1Mb（128K × 8位组织）接口：并行接口（8位数据总线）
访问速度：25ns（读/写）
工作电压：3V（范围 2.7V – 3.6V）

■ 功能特性

高速读写：SRAM 结构支持无延迟操作，适用于实时数据存储。
无限次写入：无擦写次数限制，优于传统 EEPROM 或 Flash。
可替代 CY14B101LA-SP25XI（管装封装版本，性能相同）

■ 应用场景

工业控制：PLC 关键配置存储、传感器数据缓存。
医疗设备：高可靠性医疗仪器的故障日志记录。