



MSL FPGA INC 晶片參數

■ 芯片概述

AS4C512M16D3LB-12BIN 是来自MSL FPGA INC美时龙的 8Gb DDR3L SDRAM 芯片。
主要技术参数和应用信息如下：

■ 核心参数

存储类型：DDR3L SDRAM（低功耗动态随机存取存储器）
容量：8Gbit（512M × 16位组织）接口：16位数据总线
工作电压：1.35V（范围 1.283V – 1.45V）
时钟频率：800MHz（等效数据传输速率 1600Mbps）

■ 功能特性

低电压设计：DDR3L 技术降低功耗，适合电池供电设备。
工业级可靠性：宽温范围和高抗干扰能力，适用于严苛环境。
可替代 MT41K512M16HA-125IT（Micron 同规格型号），管脚定义完全兼容

■ 应用场景

工业控制：PLC 实时数据缓存、工业自动化设备。
汽车电子：车载信息娱乐系统、ADAS 数据存储。
消费电子：高性能嵌入式设备（如智能网关）