



## MSL FPGA INC 晶片參數

### ■ 芯片概述

CY7C1370KV33-167AXI 是来自MSL FPGA INC美时龙的 18Mbit 同步 SRAM (静态随机存取存储器)。

主要技术参数和供应信息如下：

### ■ 核心参数

存储类型：同步静态随机存取存储器 (Synchronous SRAM) 容量：18Mbit (512K × 36位组织)

接口类型：并行接口 (36位数据总线) 访问时间：3.4ns最大时钟频率：167MHz

工作电压：3.135V – 3.6V (典型值 3.3V) 功耗：最大电流 163mA

### ■ 功能特性

高速读写：167MHz 时钟频率下实现低延迟访问，适用于实时数据处。

高密度存储：36位宽数据总线，支持大容量并行操作

数据保持：支持 SDR (单数据率) 模式

### ■ 应用场景

工业控制：PLC、实时数据缓存。

通信设备：高速数据缓冲、网络交换