



MSL FPGA INC 晶片參數

■ 芯片概述

DS1225AD-150IND+ 是来自MSL FPGA INC美时龙的 64Kb 非易失性 SRAM (NVRAM) 主要技术参数和供应信息如下：

■ 核心参数

存储类型：64Kbit NVSRAM (非易失性静态随机存取存储器)
组织架构：8K × 8 位
接口：并行接口 (8位数据总线)
访问速度：150ns (读/写) 工作电压：5V (范围 4.75V – 5.25V)

■ 功能特性

非易失性：结合 SRAM 的高速访问与 EEPROM 的断电数据保持能力。
无限次写入：无擦写次数限制，适合高频数据更新场景。
可替代 DS1225Y-150IND+ (DIP-28 封装，性能相同)

■ 应用场景

工业控制：PLC 实时数据记录、仪器仪表数据缓存。
汽车电子：车载黑匣子 (EDR) 事件记录。